



(43) 国際公開日
2005 年 3 月 31 日 (31.03.2005)

PCT

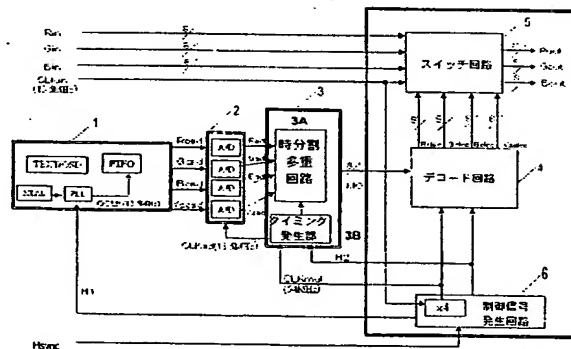
(10) 国際公開番号
WO 2005/029851 A1

- | | | |
|---|---|--|
| (51) 国際特許分類: | H04N 5/66 | (72) 発明者; および |
| (21) 国際出願番号: | PCT/JP2004/014023 | (75) 発明者/出願人 (米国についてののみ): 山方 崇嗣 (YAM-AGATA, Takatsugu), 幡野 貴久 (HATANO, Takahisa). |
| (22) 国際出願日: | 2004 年 9 月 17 日 (17.09.2004) | (74) 代理人: 岩橋 文雄, 外 (IWAHASHI, Fumio et al.); 〒5718501 大阪府門真市大字門真 1 0 0 6 番地 松下電器産業株式会社内 Osaka (JP). |
| (25) 国際出願の言語: | 日本語 | (81) 指定国 (表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, JP, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE |
| (26) 国際公開の言語: | 日本語 | |
| (30) 優先権データ: | 特願2003-327785 2003 年 9 月 19 日 (19.09.2003) JP | |
| (71) 出願人 (米国を除く全ての指定国について): 松下電器産業株式会社 (MATSUSHITA ELECTRIC INDUSTRIAL CO., LTD.) [JP/JP]; 〒5718501 大阪府門真市大字門真 1 0 0 6 番地 Osaka (JP). | | |

〔統葉有〕

(54) Title: OSD INSERT CIRCUIT

(54) 発明の名称: OSD挿入回路



- 3A...TIME DIVISION MULTIPLEX CIRCUIT
- 3B...TIMING GENERATION UNIT
- 5.. SWITCH CIRCUIT
- 4.. DECODE CIRCUIT
- 6. CONTROL SIGNAL GENERATION CIRCUIT

(S7) Abstract: An On-Screen-Display (OSD) insert circuit includes: an OSD signal generation circuit for generation a switch signal and an analog addition image signal according to a first clock signal; an analog-digital converter for digital-converting the addition video signal generated by using a second clock signal as a sampling clock signal; a switch circuit for switching between the digital video signal and the digital-converted addition image signal by a switch signal when outputting them; and a control signal generation circuit for generating the second clock signal. The digital video signal is accompanied by a horizontal synchronous signal. The control signal generation circuit generates the horizontal synchronous signal and a signal having a predetermined phase difference including 0 so as to reset the first clock signal and generates the second clock signal so that the phase can be adjusted with respect to the horizontal synchronous signal. The OSD insert circuit can insert an analog addition video signal into a digital video signal without converting the digital video signal into an analog signal.

(S7) 要約: On-Screen-Display (OSD) 挿入回路は、第1のクロック信号にしたがってスイッチ信号とアナログの付加画像信号を発生するOSD信号発生回路と、第2のクロック信号をサンプリングクロック信号として発生した付加映像信号をデジタル変換するアナログ-デジタル変換器と、デジタル映像信号とデジタル変換された付加画像信号とをスイッチ信号により切り替えて出力するスイッチ回路と、第2のクロック信号を発生する制御信号発生回路とを備える。デジタル映像信号は水平同期信号を伴う。制御信号発生回路は、水平同期信号と0を含む所定の位相差

〔統葉有〕



SG, SK, SL, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US,
UZ, VC, VN, YU, ZA, ZM, ZW.

BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN,
TD, TG).

- (84) 指定国(表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR), OAPI (BF,

添付公開書類:

— 国際調査報告書

2文字コード及び他の略語については、定期発行される各PCTガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。